PROCÉDURE POUR CANDIDATER

L'entrée en CMI-ATE en 4ème année s'effectue actuellement en interne après avoir validé les trois premières années du cursus à l'UFR SITEC. Aucune candidature externe n'est possible en dehors de la 1ère année (Bac+1).

Consultez le secrétariat pédagogique pour plus d'informations : secretariat-pole-spi@sitec.parisnanterre.fr

MÉTIERS VISÉS

Cadres techniques d'études - recherche - développement de l'industrie ; Ingénieurs de conception et développement ; Ingénieurs chef de projet ; Ingénieurs chargé d'études ; Ingénieurs de bureau d'études ; Ingénieurs de recherche ; Ingénieurs technico-commercial.

ENTREPRISES D'ACCUEIL

Airbus, Air France, Alstom, Bertin Technologies, Dassault Systèmes, Hutchinson, Orano, Renault, Safran Aircraft Engines, , Safran Landing Systems, SNCF, Stellantis, Thalès



CONTACTS

Site internet de la formation :
https://ufr-sitec.parisnanterre.fr/cursus-master-ingenierie-aeronautique-transports-et-energetique/cmi-parcours-electronique-embarquee-et-systemes-de-communication

Contacts CFA

Pour toute information concernant l'apprentissage et les conditions du contrat :
https://cfa.parisnanterre.fr

Par mail : contact@cfa.parisnanterre.fr
ou téléphone au 01 40 97 78 66

Service Relations Entreprises UFR SITEC

Par mail : relations-entreprises@sitec.parisnanterre.fr
ou téléphone au 01 40 97 48 61 / 48 85

Université Paris Nanterre



CURSUS MASTER INGÉNIERIE

4ème année

AÉRONAUTIQUE, TRANSPORTS ET ÉNERGÉTIQUE

PARCOURS ÉLECTRONIQUE EMBARQUÉE ET SYSTÈMES DE COMMUNICATION

(CMI 4-ATE EESC)

Université Paris Nanterre
CENTRE DE FORMATION D'APPRENTIS

TYPE DE CONTRAT

☒ Contrat d'apprentissage

☒ Contrat de professionnalisation





OBJECTIFS DE LA FORMATION

Les activités visées par le CMI-ATE EESC relèvent de l'ingénierie en conception électronique (basse fréquence et hyperfréquence) pour les systèmes embarqués et les radiocommunications.

Les diplômés sont préparés à mener des activités et/ou occuper des responsabilités au sein du bureau d'études ou de R&D pour :
- Modéliser/simuler pour concevoir, optimiser et réaliser
- Concevoir et calculer des systèmes en lien avec le domaine de l'électronique,
- Réaliser des essais et des mesures.

Les diplômés pourront aussi occuper des fonctions supports de production de secteurs industriels, comme par exemple, chargé d'affaires.

RYTHME DE L'ALTERNANCE

Durée totale : 24 mois

Nombres d'heures: 974h de formation

Planning d'alternance : à consulter sur la page Apprentissage du site web de l'UFR SITEC : https://ufr-sitec.parisnanterre.fr/apprentissage

LIEU DE LA FORMATION

Université Paris Nanterre
UFR SITEC
Pôle Sciences pour l'Ingénieur
50 rue de Sèvres
92410 VILLE D'AVRAY
https://ufr-sitec.parisnanterre.fr/

PROGRAMME DE LA FORMATION
Master 1ère année

Semestre 1	Synthèse de fréquence	30h
	Caractérisation des composants hyperfréquences	30h
	DSP	26h
	Traitement du signal	27h
	Modélisation numérique (FDTD)	25h
	Propagation	33h
	Anglais	30h
	Gestion de projet	31h
	Gérer sa carrière en entreprise	18h
	Comptabilité, business plan	20h
	Manager et décider	14h
Semestre 2	Optoélectronique	18h
	Traitement du signal avancé	46h
	Antennes	30h
	Mesures hyperfréquences	30h
	Anglais	30h
	Etudes de cas	16h
	Optimisation de la gestion de l'énergie à bord du véhicule	16h
	Management de la Supply Chain	18h